

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
25. August 2005 (25.08.2005)

PCT

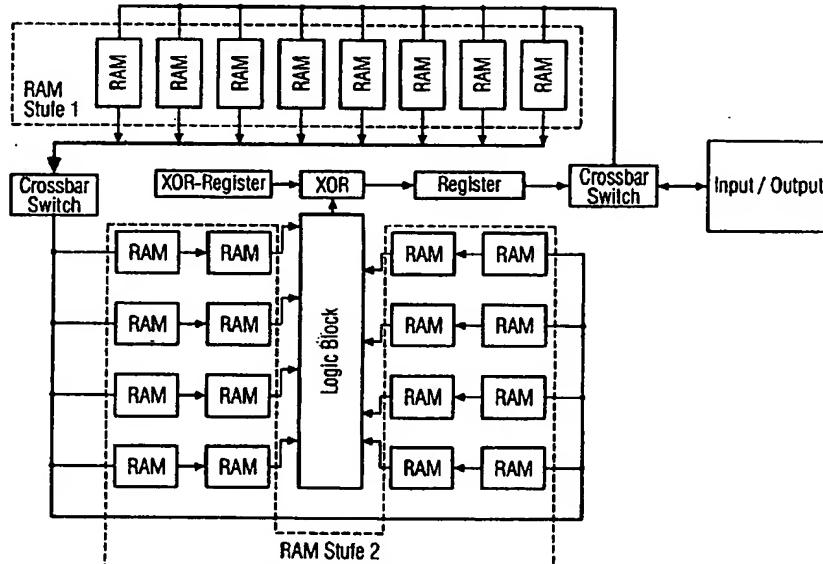
(10) Internationale Veröffentlichungsnummer
WO 2005/078599 A1

- (51) Internationale Patentklassifikation?: **G06F 15/80, 17/50**
- (21) Internationales Aktenzeichen: PCT/EP2005/050500
- (22) Internationales Anmeldedatum:
7. Februar 2005 (07.02.2005)
- (25) Einreichungssprache: Deutsch
- (26) Veröffentlichungssprache: Deutsch
- (30) Angaben zur Priorität:
10 2004 007 232.9
13. Februar 2004 (13.02.2004) DE
- (71) Anmelder (*für alle Bestimmungsstaaten mit Ausnahme von US*): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, 80333 München (DE).
- (72) Erfinder; und
- (75) Erfinder/Anmelder (*nur für US*): WIEGAND, Christian [DE/DE]; Bornhardtstr. 6, 38678 Clausthal (DE). SIEMERS, Christian [DE/DE]; Mary-Cassatt-Ring 38, 38446 Wolfsburg (DE).
- (74) Gemeinsamer Vertreter: SIEMENS AKTIENGESELLSCHAFT; Postfach 22 16 34, 80506 München (DE).
- (81) Bestimmungsstaaten (*soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart*): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,

[Fortsetzung auf der nächsten Seite]

(54) Title: RECONFIGURABLE SWITCHING DEVICE FOR PARALLEL CALCULATION OF ANY PARTICULAR ALGORITHMS

(54) Bezeichnung: REKONFIGURIERBARES SCHALTWERK ZUR PARALLELEN BERECHNUNG BELIEBIGER ALGORITHMEN



(57) Abstract: The invention relates to the configurable architecture of a calculation device comprising at least one individual configurable and/or reconfigurable switching device, whereby the output variables thereof form a time point t_{n-1} and the input variables of the switching device form a time point t_n . Means are provided in order to control the output variables in a clocked manner and to store the output variables of the switching device between the time points t_{n-1} and t_n .

[Fortsetzung auf der nächsten Seite]

WO 2005/078599 A1



TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM,
ZW.

PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

- (84) **Bestimmungsstaaten** (*soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart*): ARIPO (BW,
GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG,
ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU,
TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK,
EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL,

Veröffentlicht:

— mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("*Guidance Notes on Codes and Abbreviations*") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) **Zusammenfassung:** Die konfigurierbare Architektur einer Rechnereinrichtung weist wenigstens ein einzeln konfigurierbares und/oder rekonfigurierbares Schaltwerk auf, dessen Ausgangsvariablen zu einem Zeitpunkt t_{n-1} die Eingangsvariablen des Schaltwerks zu einem Zeitpunkt t_n bilden. Es sind Mittel zu einem taktge- steuerten Speichern der Ausgangsvariablen des Schaltwerks zwischen den Zeitpunkten t_{n-1} und t_n vorgesehen.